

YA-3950



①9 BUNDESREPUBLIK
DEUTSCHLAND



DEUTSCHES
PATENTAMT

⑫ **Offenlegungsschrift**
⑩ **DE 41 00 525 A 1**

⑤1 Int. Cl.⁵:
H 01 L 21/316
H 01 L 21/72
H 01 L 27/108
C 23 C 16/40
// G11C 11/401

⑳ Aktenzeichen: P 41 00 525.2
㉔ Anmeldetag: 10. 1. 91
㉕ Offenlegungstag: 8. 8. 91

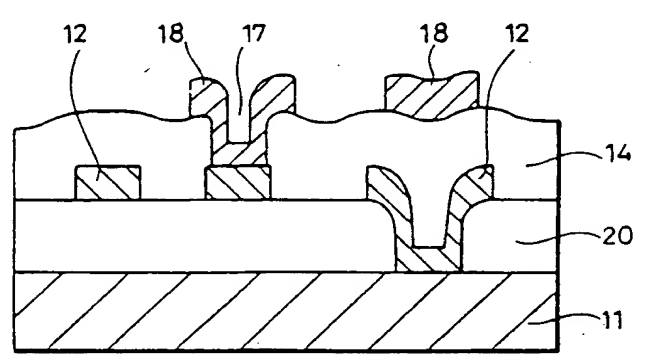
DE 41 00 525 A 1

③0 Unionspriorität: ③2 ③3 ③1
05.02.90 JP 2-26751 06.11.90 JP 2-301467
⑦1 Anmelder:
Mitsubishi Denki K.K., Tokio/Tokyo, JP
⑦4 Vertreter:
Prüfer, L., Dipl.-Phys., Pat.-Anw., 8000 München

⑦2 Erfinder:
Matsuura, Masazumi; Kotani, Hideo; Fujii, Atsuhiko;
Nagao, Shigeo; Genjo, Hideki, Itami, Hyogo, JP

Prüfungsantrag gem. § 44 PatG ist gestellt

- ⑤4 Halbleitereinrichtung und Herstellungsverfahren dafür
⑤7 Halbleitereinrichtung mit einem isolierenden Zwischenfilm (14), der eine erste und zweite Schicht eines Leitungsmusters (12, 18) voneinander trennt, wobei der Zwischen-schichtfilm durch Bereitstellen eines Reaktionsgases aus mindestens Ozon und Siliziumalkoxid, wobei das Verhältnis Ozon zu Siliziumalkoxid auf nicht weniger als 5 eingestellt ist, Bilden eines isolierenden Filmes (14) durch eine CVD-Re-aktion des Reaktionsgases bei Atmosphärendruck bei einer Temperatur von 350°C-340°C gebildet ist, woraufhin der isolierende Zwischenschichtfilm (14) mindestens den durch die CVD-Reaktion gebildeten Isolierfilm enthält.



DE 41 00 525 A 1

Beschreibung

Die Erfindung bezieht sich auf eine Halbleitereinrichtung nach dem Oberbegriff des Anspruchs 1 und auf ein Herstellungsverfahren dafür. Insbesondere bezieht sie sich auf eine Halbleitereinrichtung mit einem isolierenden Zwischenfilm, der eine erste und eine zweite Schicht von Leitungsmustern voneinander trennt.

Wie in Fig. 11A gezeigt ist, wird bei einem Herstellungsverfahren für einen isolierenden Zwischenfilm ein erster Siliziumoxidfilm 3 auf einem Substrat 1 durch das Plasma-CVD- (chemisches Dampfabcheiden) -Verfahren zum Bedecken eines auf dem Halbleitersubstrat 1 gebildeten ersten Leitungsmusters 2 gebildet. Bei diesem Plasma-CVD-Verfahren reagieren Tetraethoxysilan (TEOS: $\text{Si}(\text{OC}_2\text{H}_5)_4$), das eine Art von Siliziumalkoxid (Alkoholat) ist und Sauerstoffgas (O_2) mit der Hilfe von Plasmaenergie unter dem Druck von einigen Torr bei der Temperatur von 370°C – 420°C zum Abscheiden eines ersten Siliziumoxidfilmes 3 von der Dicke von ungefähr $0,5\text{ }\mu\text{m}$. Dieser erste Siliziumoxidfilm 3 wird im folgenden als TEOS-PCVD-Oxidfilm bezeichnet.

Wie in Fig. 11B gezeigt ist, wird ein zweiter Siliziumoxidfilm über dem TEOS-PCVD-Oxidfilm 3 durch ein Niederdruck-CVD-Verfahren gebildet. TEOS und Ozon (O_3) reagieren bei 370°C – 420°C unter dem Druck von einigen zehn Torr bei diesem Niederdruck-CVD-Verfahren zum Abscheiden eines zweiten Siliziumoxidfilmes 4 von der Dicke von ungefähr $0,5\text{ }\mu\text{m}$. Dieser zweite Oxidfilm 4 wird im folgenden als TEOS-LPCVD-Oxidfilm bezeichnet.

Wie in Fig. 11C gezeigt ist, wird ein SOG-(Spin-On-Glas)-Film 5 auf dem zweiten Siliziumoxidfilm 4 durch Backen bei einer Temperatur von 450°C für 30–60 Minuten gebildet. Der SOG-Film 5 wird teilweise anisotrop geätzt, so daß die Oberfläche des TEOS-LPCVD-Oxidfilmes 4 geglättet wird.

Wie in Fig. 11D gezeigt ist, reagieren Silangas, O_2 -Gas und Phosphin-Gas bei der Temperatur von 400°C – 450°C durch ein Niederdruck-CVD-Verfahren oder ein Atmosphärendruck-CVD-Verfahren oberhalb der geglätteten Oberfläche zum Abscheiden eines PSG-(Phosphorsilikatglas)-Filmes 6 mit einer Dicke von ungefähr $0,2\text{ }\mu\text{m}$. Das zweite Leitungsmuster (nicht gezeigt) wird auf diesen isolierenden Zwischenfilmen 3–6 gebildet.

Wie in Fig. 12 gezeigt ist, sind zweite Leitungsschichten 8 mit der ersten Leitungsschicht 2 und dem Halbleitersubstrat 1 verbunden. Ein Kontaktloch 7 durchdringt die isolierenden Zwischenfilme 3–6. Das Kontaktloch 7 wird durch Plasmaätzen und Naßätzen gebildet. Wie aus der Darstellung zu sehen ist, wird der TEOS-LPCVD-Oxidfilm 4 immer an den Seitenwänden des Kontaktloches 7 bloßgelegt, während der SOG-Film 5 nur in Abhängigkeit von der Lage des Kontaktloches bloßgelegt wird. Dies liegt daran, daß der TEOS-LPCVD-Oxidfilm 4 kontinuierlich ist, während der SOG-Film 5 ein Muster aufweist. Wenn die zweite Leitungsschicht 8 durch Vakuumverdampfen, Sputtern usw. gebildet wird, gibt der TEOS-LPCVD-Oxidfilm 4 und der SOG-Film 5 Feuchtigkeit in das Kontaktloch 7 ab, wie durch Pfeile in Fig. 12 gezeigt ist. Folglich kann es sein, daß die Seitenwände des Kontaktloches 7 nicht vollständig durch die zweite Leitungsschicht 8 bedeckt werden, was zu einigen Fällen führen kann, bei denen eine befriedigende Zwischenschichtverbindung nicht erzielt wird.

Fig. 13 zeigt die Infrarotabsorption des TEOS-

LPCVD-Oxidfilmes. Auf der Abszisse ist die Wellenzahl (cm^{-1}) aufgetragen, während auf der Ordinate die Durchlässigkeit (%) aufgetragen ist. Wie durch den Pfeil A gezeigt ist, tritt Lichtabsorption durch Si-OH-Bindung in der Nähe der Wellenzahl 3450 cm^{-1} auf. Dieser Absorptionskoeffizient bei ungefähr 3000 cm^{-1} durch diese Si-OH-Bindung ist ein großer Wert. Der viele Si-OH-Bindungen enthaltende TEOS-LPCVD-Oxidfilm 4 gibt Feuchtigkeit während des Verdampfungsverfahrens und des Sputter-Verfahrens im Vakuum ab, so daß die oben erwähnte unvollständige Zwischenschichtverbindung erzeugt wird. Zusätzlich weist der SOG-Film 5 eine noch größere Zahl von Si-OH-Bindungen als der TEOS-LPCVD-Oxidfilm 4 auf. Folglich tendiert die Zwischenschichtverbindung dazu, unvollständig zu sein, wenn die Verbindung den SOG-Film 5 durchdringt.

Wenn der die Si-OH-Bindung enthaltende Siliziumoxidfilm geglättet wird, wird Feuchtigkeit abgegeben, wodurch Schrumpfen auftritt, und die Gefahr besteht, daß Risse in dem Film gebildet werden. Diese Risse verschlechtern die Isolierung des Siliziumoxidfilmes. Wie die Praxis gezeigt hat, schrumpft der TEOS-LPCVD-Oxidfilm bei Glühen während 30 Minuten bei 450°C um 10–15% in der Dicke, während der SOG-Film um 20–30% in der Dicke schrumpft. Dieser Glühschritt wird unausweichlich nach dem Bilden des TEOS-LPCVD-Oxidfilmes 4 und des SOG-Filmes 5 ausgeführt. Zum Beispiel wird das Glühen zum Kompensieren der Strahlungsschäden des durch Ionenimplantation gebildeten Transistors durchgeführt.

Daher kann es sein, daß der Siliziumoxidfilm, der durch das Glühen schrumpft, nicht so dick gemacht werden kann, daß die Erzeugung von Rissen unterbunden wird. Wenn die Dicke des Filmes erhöht wird, wird die Spannung aufgrund des Schrumpfens größer, so daß Risse leichter erzeugt werden. Zum Verhindern der Erzeugung von Rissen soll die Dicke des TEOS-LPCVD-Oxidfilmes bevorzugt nicht größer als $0,5\text{ }\mu\text{m}$ sein, während die Dicke des SOG-Filmes bevorzugt nicht mehr als $0,4\text{ }\mu\text{m}$ sein soll. Diese Begrenzung in Bezug auf die Dicke der Filme ist einer der Gründe dafür, daß die isolierenden Zwischenfilme 3–6 eine Vielschichtstruktur aufweisen. D. h., es wird im allgemeinen bevorzugt, daß der isolierende Zwischenfilm eine Dicke von $0,8$ – $1,2\text{ }\mu\text{m}$ hat. Wenn der isolierende Zwischenfilm dünner als $0,8\text{ }\mu\text{m}$ ist, wird die Durchbruchspannung des isolierenden Zwischenschichtfilmes unzureichend, wodurch die Möglichkeit einer parasitären Kapazität entsteht. Wenn andererseits der isolierende Zwischenschichtfilm dicker als $1,2\text{ }\mu\text{m}$ ist, ist es schwierig, den isolierenden Zwischenschichtfilm durch Ätzen zu bemoistern oder ein Kontaktloch zu bilden. Es ist ebenfalls schwierig, eine leitende Schicht an dem Ende des bemusterten isolierenden Zwischenfilmes oder auf den hohen Seitenwänden des Kontaktloches zu bilden. Wenn dann ein isolierender Zwischenschichtfilm einer derartigen Dicke durch einen eine Zahl von Si-OH-Bindungen enthaltenden einzigen Siliziumoxidfilm gebildet wird, besteht die Möglichkeit, daß Risse in dem Film erzeugt werden.

Die hauptsächlich in isolierenden Zwischenfilmen benötigten Eigenschaften werden im folgenden angegeben:

- 1) Der isolierende Zwischenfilm weist eine glatte obere Oberfläche so auf, daß ein zweites Leitungsmuster leicht ohne Unterbrechung auf dem isolierenden Zwischenfilm gebildet werden kann.

2) Gasentladung von dem isolierenden Zwischenfilm, insbesondere Gasentladung innerhalb des Kontaktloches wird minimiert zum Erzielen ausreichender Haftung des zweiten Leitungsschichtmusters auf dem isolierenden Zwischenfilm.

3) Der isolierende Zwischenfilm weist eine ausreichende Isolierung ohne Risse auf.

Der in Fig. 12 gezeigte isolierende Zwischenfilm 3-6 kann zumindest nicht ausreichend die Eigenschaft (2) erfüllen, wobei weiter das Problem auftritt, daß das Herstellungsverfahren aufgrund der Vielschichtanordnung kompliziert ist.

Der Erfindung liegt daher die Aufgabe zugrunde, eine Halbleitereinrichtung zu schaffen, ohne daß möglicherweise eine auf dem isolierenden Zwischenfilm gebildete zweite Leitungsschicht Unterbrechungen aufweist. Es ist ebenfalls Aufgabe der Erfindung, ein Herstellungsverfahren dafür vorzusehen.

Diese Aufgabe wird erfindungsgemäß durch eine Halbleitereinrichtung gelöst, die ein erstes Schichtleitungsmuster bzw. ein erstes Leitungsschichtmuster, einen isolierenden Zwischenfilm mit mindestens einem durch CVD-Reagieren eines Reaktionsgases aus mindestens Siliziumalkoxid und Ozon, das so zusammengesetzt ist, daß das Verhältnis von Ozon zu Siliziumalkoxid nicht weniger als 5 ist, bei Atmosphärendruck bei einer Temperatur von 350°C-450°C so erzeugten Isolierfilm, daß das erste Leiterschichtmuster bedeckt ist, und ein zweites Leiterschichtmuster, das auf dem isolierenden Zwischenfilm gebildet ist, aufweist.

Diese Halbleitereinrichtung hat den Vorteil, daß das zweite Leitungsmuster mit befriedigendem Anhaften auf dem isolierenden Zwischenfilm und auf den inneren Seitenwänden des Kontaktloches gebildet werden kann, wobei nur minimale Gasentladung aus dem isolierenden Zwischenfilm stattfindet.

Weiterhin hat die Halbleitereinrichtung den Vorteil, daß der isolierende Zwischenfilm ohne Risse gebildet werden kann, wobei eine ausreichende Isolierung erzielt wird.

Die Aufgabe wird ebenfalls gelöst durch ein Verfahren zum Bilden eines isolierenden Zwischenfilmes, der eine erste und eine zweite Schicht eines Leitungsmusters in einer Halbleitereinrichtung voneinander trennt, wobei das Verfahren durch die folgenden Schritte gekennzeichnet ist: Bereitstellen eines Reaktionsgases aus mindestens Ozon und Siliziumalkoxid, wobei das Verhältnis Ozon zu Siliziumalkoxid in dem Reaktionsgas auf nicht weniger als 5 eingestellt ist, Bilden eines isolierenden Filmes (14) durch CVD-Reagieren des Reaktionsgases bei Atmosphärendruck bei einer Temperatur von 350°C-450°C, wobei der isolierende Zwischenfilm (14) mindestens den durch die CVD-Reaktion bei Atmosphärendruck gebildeten isolierenden Film enthält.

Bei der Bildung des isolierenden Zwischenfilmes bzw. Zwischenschichtfilmes weist das Ozon und Siliziumalkoxid aufweisende Reaktionsgas ein Verhältnis des Ozons zu dem Siliziumalkoxid von nicht weniger als 5 auf. Dann wird eine Reaktion in dem Reaktionsgas bei einer Temperatur von 350°C-450°C durch Atmosphärendruck CVD ausgeführt, wodurch es möglich ist, einen isolierenden Oxidfilm mit einer Dicke von nicht weniger als 1,2 µm zu erzielen, der eine glatte obere Oberfläche und minimale Gasentladung bei verringerter Möglichkeit der Rißerzeugung aufweist.

Weitere Merkmale und Zweckmäßigkeiten der Erfindung ergeben sich aus der Beschreibung eines Ausführungsbeispieles anhand der Figuren. Von den Figuren zeigt:

Fig. 1A-1E schematische Schnittansichten eines Beispieles des Herstellungsverfahrens der Halbleitereinrichtung;

Fig. 2A-2C Diagramme, die das Verhältnis zwischen den verschiedenen Eigenschaften des durch ein Reaktionsgas mit $O_3/TEOS=3,5$ abgeschiedenen TEOS-APCVD-Oxidfilmes und die APCVD-Temperatur zeigen;

Fig. 3A-3C Diagramme, die das Verhältnis zwischen verschiedenen Eigenschaften des bei der APCVD-Temperatur von 375°C abgeschiedenen TEOS-APCVD-Oxidfilmes und das Verhältnis von $O_3/TEOS$ zeigen;

Fig. 4 eine Schnittansicht zum Erläutern der Definition der Stufenbedeckung D;

Fig. 5A und 5B Schnittansichten zum Erläutern einer anderen Anwendung der Halbleitereinrichtung;

Fig. 6A und 6B schematische Schnittansichten einer DRAM-Einrichtung;

Fig. 7A bis 7C Schnittansichten der Bildung der Stufen des isolierenden Seitenwandfilmes;

Fig. 8A und 8B Schnittansichten des Zurückflusses eines herkömmlichen isolierenden Zwischenfilmes in einem relativ großen Kontaktloch;

Fig. 9A und 9B Schnittansichten des Rückflusses eines herkömmlichen isolierenden Filmes in einem relativ kleinen Kontaktloch;

Fig. 10A und 10B Schnittansichten des Rückflusses des isolierenden Zwischenfilmes nach einem Ausführungsbeispiel der Erfindung in einem relativ kleinen Kontaktloch;

Fig. 11A bis 11D Schnittansichten zum Erläutern des Verfahrens zum Bilden eines isolierenden Zwischenfilmes;

Fig. 12 eine Schnittansicht eines Kontaktlochabschnittes innerhalb des isolierenden Zwischenfilmes;

Fig. 13 ein Diagramm der Infrarotstrahlungsabsorption des TEOS-LPCVD-Oxidfilmes.

Wie in Fig. 1A gezeigt ist, wird ein erster isolierender Film 20 zum Bedecken eines Halbleitersubstrates 11 mit einem (nicht gezeigten) Transistor und ähnliches und einer (nicht gezeigten) Polysiliziumverdrahtung zu deren Verbindung gebildet. Der erste isolierende Film 20 kann ein durch ein Niederdruck-CVD-Verfahren abgeschiedener Oxidfilm oder ein durch ein Atmosphärendruck-CVD-Verfahren abgeschiedener PSG-Film oder BPSG-(Bor-Phosphor-Silikatglas)-Film sein.

Wie in Fig. 1B gezeigt ist, wird ein Kontaktloch 27 an einer gegebenen Stelle in dem ersten isolierenden Film 20 durch Ätzen gebildet.

Wie in Fig. 1C gezeigt ist, wird eine erste Leiterschicht 12 so über dem Substrat 11 gebildet, daß der erste isolierende Film 20 bedeckt wird, und dann wird sie bemustert. Die erste Leiterschicht 12 kann zum Beispiel durch Abscheiden von Aluminium durch Vakuumabscheiden oder Sputtern gebildet werden.

Wie in Fig. 1D gezeigt ist, wird ein isolierender Zwischenfilm bzw. isolierender Zwischenschichtfilm 14 mit einer Dicke von ungefähr 1,0 µm über dem ersten isolierenden Film 20 so gebildet, daß er die erste Schicht des Aluminiumverdrahtungsmusters 12 bedeckt. Dabei reagiert das Ozon und TEOS enthaltende Reaktionsgas bei Atmosphärendruck bei der Temperatur innerhalb des Bereiches von 350°C-450°C zum Abscheiden eines isolierenden Filmes 14 aus Siliziumalkoxid. Dazu wird das Verhältnis von Ozon zu TEOS so eingestellt, daß es in dem Reaktionsgas nicht weniger als 5 beträgt. Der

durch das Atmosphärendruck-CVD abgeschiedene Siliziumoxidfilm wird im folgenden als TEOS-APCVD-Oxidfilm bezeichnet. Dieser TEOS-APCVD-Oxidfilm kann so abgeschieden werden, daß er eine glatte obere Oberfläche aufweist.

Wie in Fig. 1E gezeigt ist, wird ein Kontaktloch 17 an einer vorbestimmten Stelle in dem isolierenden Zwischenschichtfilm 14 durch Ätzen gebildet. Dann wird eine zweite Leiterschicht 18 zum Bedecken des isolierenden Zwischenfilmes 14 gebildet und bemustert. Die zweite Leiterschicht 18 kann durch Abscheiden von Aluminium durch Vakuumverdampfen oder Sputtern zum Beispiel gebildet werden. Da der isolierende Zwischenfilm 14 des TEOS-APCVD-Oxidfilmes, der wie oben beschrieben gebildet ist, praktisch keine Feuchtigkeit abgibt, haftet die zweite Leiterschicht 18 fest an dem isolierenden Zwischenfilm 14 und stellt die Bedeckung der Seitenwand des Kontaktloches 17 sicher.

Fig. 2A zeigt den Schrumpffaktor in Prozent der Filmdicke, nachdem der abgeschiedene TEOS-APCVD-Oxidfilm für 30 Minuten bei 450°C geglüht ist. Aus diesem Diagramm kann gesehen werden, daß um so höher der Schrumpffaktor des TEOS-APCVD-Oxidfilmes ist, je niedriger die APCVD-Temperatur ist. Wenn die APCVD-Temperatur unterhalb 320°C liegt, werden innerhalb des TEOS-APCVD-Oxidfilmes mit der Dicke von ungefähr 1,0 µm Risse innerhalb des Filmes wegen des Schrumpfens durch das Glühen erzeugt. Wenn daher ein TEOS-APCVD-Oxidfilm mit der Dicke von ungefähr 1,0 µm gebildet werden soll, ist es bevorzugt, daß die APCVD-Temperatur oberhalb 350°C liegt. Im allgemeinen wird es jedoch auch bevorzugt, daß die APCVD-Temperatur nicht höher als 450°C liegt.

Fig. 2B zeigt den Absorptionskoeffizienten (cm^{-1}) des TEOS-APCVD-Oxidfilmes in Bezug auf Licht mit einer Wellenzahl von 3450 cm^{-1} . Die weißen Kreise geben den Absorptionskoeffizienten des TEOS-APCVD-Oxidfilmes direkt nach dem Abscheiden wieder, während die schwarzen Kreise den Absorptionskoeffizienten wiedergeben, nachdem der Oxidfilm 30 Minuten bei 450°C ausgeglüht ist. In diesem Diagramm kann man sehen, daß der TEOS-APCVD-Oxidfilm mehr Si-OH-Bindungen im Verhältnis zu der Abnahme der APCVD-Temperatur enthält, wodurch die Abgabe von mehr Feuchtigkeit durch das Glühen verursacht wird. In anderen Worten, das in Fig. 2A gezeigte Schrumpfen des TEOS-APCVD-Oxidfilmes ist eng mit der Abgabe von Feuchtigkeit aus dem Film durch Glühen verknüpft.

In Fig. 2C ist die Stufenbedeckung D (%) des TEOS-APCVD-Oxidfilmes gezeigt. Die Definition der Stufenbedeckung D wird später mit Bezug auf Fig. 4 beschrieben. Man kann kurz sagen, daß die Glätte der oberen Oberfläche des TEOS-APCVD-Oxidfilmes proportional zu dem Wert der Stufenbedeckung D ist. Das heißt, je größer die Stufenbedeckung D ist, desto leichter kann das zweite Leiterschichtmuster 18 ohne Unterbrechung gebildet werden. Es ist aus der Erfahrung bekannt, daß eine Stufenbedeckung D von nicht weniger als 15% zum Bilden eines zweiten Leitungsmusters 18 ohne Unterbrechung gewünscht wird. Daher kann von Fig. 2C entnommen werden, daß die APCVD-Temperatur bevorzugt ebenfalls innerhalb des Bereiches von 350°C–450°C von dem Standpunkt der Stufenbedeckung gewählt wird.

Fig. 3A zeigt den Schrumpffaktor (%) der Filmdicke, nachdem der abgeschiedene TEOS-APCVD-Oxidfilm 30 Minuten bei 450°C geglüht ist. Aus diesem Diagramm kann entnommen werden, daß der TEOS-

APCVD-Oxidfilm einen sehr kleinen Schrumpffaktor von nicht mehr als 1% in dem Bereich aufweist, in dem das Verhältnis O_3/TEOS nicht kleiner als 5 ist.

Fig. 3B zeigt den Absorptionskoeffizienten (cm^{-1}) des TEOS-APCVD-Oxidfilmes in Bezug auf Licht mit der Wellenzahl von 3450 cm^{-1} . Die weißen Kreise stellen den Absorptionskoeffizienten des TEOS-APCVD-Oxidfilmes direkt nach dem Abscheiden dar, während die schwarzen Kreise den Absorptionskoeffizienten nach 30 Minuten des Glühens bei 450°C darstellen. Aus diesem Diagramm kann entnommen werden, daß der TEOS-APCVD-Oxidfilm direkt nach dem Abscheiden nur sehr wenig Si-OH-Bindung in dem Bereich aufweist, in dem das Verhältnis O_3/TEOS nicht kleiner als 5 ist, und daß praktisch selbst beim Glühen keine Feuchtigkeit abgegeben wird.

In Fig. 3C ist die Stufenbedeckung D (%) des TEOS-APCVD-Oxidfilmes gezeigt. Aus diesem Diagramm kann entnommen werden, daß die Stufenbedeckung D praktisch mit einem hohen Wert von nicht weniger als 20% in dem Bereich gesättigt ist, bei dem das Verhältnis O_3/TEOS nicht kleiner als 5 ist.

Gemäß der oben beschriebenen Ausführungsform kann ein isolierender Zwischenfilm mit einer glatten oberen Oberfläche, einer ausreichenden Isolierung und ohne Risse aufgrund der guten Stufenbedeckung mit einem einzelnen TEOS-APCVD-Oxidfilm gebildet werden, indem ein TEOS-APCVD-Oxidfilm mit einem Ozon und TEOS enthaltenden Reaktionsgas bei einem O_3/TEOS -Verhältnis von nicht weniger als 5 abgeschieden werden, wobei das Reaktionsgas in einem Atmosphärendruck-CVD-Verfahren bei einer Temperatur innerhalb des Bereiches von 350°C–450°C reagiert.

Obwohl bei dem obigen Ausführungsbeispiel die erste und zweite Schicht der Leitermuster 12 und 18 aus Aluminium gebildet sind, ist es einsichtig, daß andere Leitermaterialien für die Herstellung benutzt werden können.

Der PSG-Film kann ebenfalls als TEOS-APCVD-Oxidfilm durch Zufügen von Phosphoralkoxid zu dem Reaktionsgas zum Verhindern des Eindringens von Feuchtigkeit abgeschieden werden. Weiterhin ist es einsichtig, daß der BPSG-Film als TEOS-APCVD-Oxidfilm durch Zufügen von Boralkoxid zusätzlich zu dem Phosphoralkoxid zu dem Reaktionsgas abgeschieden werden kann.

In Fig. 4 ist der Zustand der Stufenbedeckung durch den TEOS-APCVD-Oxidfilm 14 an dem Stufenabschnitt, der durch den ersten Schichtleiter 12 gebildet ist, vergrößert gezeigt. Die unterbrochene Kurve stellt den durch eine neue LPCVD (Low-Pressurs-CVD)-Weise abgeschiedenen isolierenden Zwischenfilm dar. Die Stufenbedeckung ist durch $D = (1 - d_{\min}/d_0)$ definiert, wobei d_0 die Dicke des virtuellen isolierenden Zwischenfilmes an dem Eckenabschnitt der Stufe des Leiters 12 darstellt und d_{\min} die minimale Dicke des TEOS-APCVD-Filmes 14 an dem Eckenabschnitt der Stufe des Leiters 12 darstellt. Es ist einsichtig, daß, je größer die Stufenbedeckung D ist, desto glatter die obere Oberfläche des TEOS-APCVD-Filmes 14 ist.

Wie in Fig. 5A gezeigt ist, enthält der isolierende Zwischenfilm einen vor dem TEOS-APCVD-Oxidfilm abgeschiedenen unteren isolierenden Schichtfilm 13. Wie in Fig. 5B gezeigt ist, enthält der isolierende Zwischenfilm weiterhin einen über dem TEOS-APCVD-Oxidfilm 14 gebildeten oberen isolierenden Schichtfilm 16.

Es besteht die Möglichkeit, daß Risse in dem TEOS-APCVD-Oxidfilm 14 durch die Spannung erzeugt wer-

den, die durch Ausdehnen und Schrumpfen des Metallleiters 12 während des Wärmeverfahrens erzeugt werden. Es ist daher bevorzugt, einen unteren isolierenden Film 13 vorzusehen, der in der Reißfestigkeit überlegen ist. Es gibt auch die Möglichkeit, daß Spannungswanderung (stress-migration) in dem Metallleiter 12 auftritt, da der TEOS-APCVD-Oxidfilm 14 Zugspannung ausübt. Es ist daher bevorzugt, diese Spannung abzubauen, indem der TEOS-APCVD-Oxidfilm 14 zwischen einem unteren und oberen isolierenden Film 13 und 16 eingeschlossen ist, die Druckspannung ausüben.

Dieser untere und obere isolierende Film 13 und 16 kann gebildet werden, indem Silangas und Stickoxidul/Distickstoffoxid (N_2O) benutzt werden, oder indem TEOS und O_2 zum Beispiel in dem PCVD-Verfahren oder dem LPCVD-Verfahren bei ungefähr $700^\circ C$ benutzt werden. Der untere und obere isolierende Film 13 und 16 kann ebenfalls als PSG-Film gebildet werden, indem ein Gas benutzt wird, bei dem Phosphin zu dem Silangas und O_2 bei dem Atmosphärendruck-CVD-Verfahren hinzugefügt werden. Der PSG-Film kann das Eindringen von Feuchtigkeit verhindern.

Fig. 6A zeigt einen Abschnitt eines Speicherzellenbereiches in einem DRAM, während Fig. 6B einen Abschnitt der peripheren Schaltung zeigt. In den Figuren ist gezeigt, daß ein isolierender Trennbereich 22 auf der Oberfläche eines Halbleitersubstrates 21 gebildet ist. Ein Fremdatomdiffusionsbereich 23 für Source/Drain eines FET (Field Effect Transistor) ist in der Oberflächenschicht des Substrates 21 eingeschlossen durch den Trennbereich 22 gebildet. Eine Wortleitung 24 aus Polysilizium ist über der Oberfläche des Substrates 21 gebildet, wobei ein isolierender Gatefilm 25 dazwischen vorgesehen ist. Die Wortleitung 24 kann durch LPCVD unter Benutzung von SiH_4 gebildet werden. Die Wortleitung 24 ist durch einen ersten isolierenden Zwischenfilm 26 und einen isolierenden Seitenwandfilm 26a bedeckt.

Eine untere Kondensatorelektrode 27a aus Polysilizium ist mit dem entsprechenden Fremdatombereich 23 verbunden gebildet. Die untere Kondensatorelektrode 27a ist durch einen dielektrischen Kondensatorfilm 28 bedeckt, und der dielektrische Film 28 ist durch eine obere Kondensatorelektrode 29 bedeckt. Die obere Kondensatorelektrode 29 aus Polysilizium ist von einem zweiten isolierenden Zwischenfilm 30 bedeckt. Bei der Bildung der Polysilizium-Kondensatorelektroden 27a und 29 durch LPCVD kann Phosphor durch Zufügen von PH_3 -Gas dotiert werden.

Eine auf dem zweiten isolierenden Zwischenfilm 30 gebildete Bitleitung 32 ist mit dem entsprechenden Fremdatombereich 23 über ein Kontaktloch 31 verbunden. Die Bitleitung 32 kann aus der Legierung von Wolfram und Silizium durch LPCVD oder Sputtern gebildet werden. Die Bitleitung 32 ist von einem dritten isolierenden Zwischenfilm 33 bedeckt.

Eine erste Verdrahtungsschicht 34 einer Aluminiumlegierung ist auf dem dritten isolierenden Zwischenfilm 33 über einem Barrierenmetall 34a gebildet. Die erste Verdrahtungsschicht 34 ist mit einem der Fremdatombereiche 23 über ein Kontaktloch 38 verbunden. Das Barrierenmetall 34a, wie es aus TiN oder TiW gebildet sein kann, kann durch Sputtern gebildet werden. Die erste Verdrahtungsschicht 34 kann durch Sputtern einer Aluminiumlegierung mit Si oder Cu gebildet werden. Die erste Aluminiumlegierungsverdrahtungsschicht 34 ist von einem vierten isolierenden Zwischenfilm 35 bedeckt.

Eine zweite Verdrahtungsschicht 36 aus Aluminiumlegierung ist auf dem vierten isolierenden Zwischenfilm 35 über ein Barrierenmetall 36a gebildet. Die zweite Verdrahtungsschicht 36 kann mit der ersten Verdrahtungsschicht 34 über ein Kontaktloch 39 verbunden sein. Die zweite Verdrahtungsschicht 36 aus Aluminiumlegierung ist mit einem Passivierungsfilm 37 aus Siliziumnitrid bedeckt. Der Passivierungsfilm 37 kann durch PCVD unter Benutzung von SiH_4 und NH_3 gebildet werden.

Wie in Fig. 7A gezeigt ist, wird zur Herstellung der obigen Ausführungsform der isolierende Gatefilm 25, die Wortleitung 24 und der erste isolierende Zwischenfilm 26 in dieser Reihenfolge auf dem Substrat 21 übereinandergelegt. Der erste isolierende Zwischenfilm 26 kann durch LPCVD unter Benutzung von SiH_4 und N_2O bei einer hohen Temperatur von $800^\circ C - 900^\circ C$ gebildet werden. Der auf die obige Weise gebildete Oxidfilm wird als normaler Oxidfilm im folgenden bezeichnet.

Wie in Fig. 7B gezeigt ist, wird der Oxidfilm 26a normal durch LPCVD unter Benutzung von TEOS und O_2 bei ungefähr $700^\circ C$ so abgeschieden, daß er den isolierenden Gatefilm 25, die Wortleitung 24, den ersten isolierenden Zwischenfilm 26 und die Oberfläche des Substrates 21 bedeckt. Der auf die obige Weise gebildete Oxidfilm wird im folgenden normaler TEOS-Oxidfilm genannt. Der normale Oxidfilm wird bevorzugt, da Feuchtigkeit nicht enthalten ist. Es ist jedoch schwierig, eine ausreichende Stufenbedeckung mit dem normalen Oxidfilm zu erzielen. Zum Erzielen einer befriedigenden Stufenbedeckung wurde der Oxidfilm 26a normal aus einem normalen TEOS-Oxidfilm gebildet.

Wie in Fig. 7C gezeigt ist, wird der isolierende Seitenwandfilm 26a durch anisotropes Ätzen aus einer oberen Richtung gebildet. Der isolierende Seitenwandfilm 26a aus normalem TEOS-Oxidfilm enthält mehr Feuchtigkeit als der erste isolierende Zwischenfilm 26 aus normalem Oxidfilm. Der Feuchtigkeit enthaltende isolierende Seitenwandfilm 26a wird vermutlich heiße Elektronen einfangen, die von Source/Drain des FET injiziert werden, wobei die eingefangenen Elektronen einen Fehler, wie Ändern der Schwellenspannung des FET, verursachen werden.

Das Problem, das auftritt, wenn der isolierende Seitenwandfilm 26a aus einem normalen TEOS-Oxidfilm gebildet ist, wird gelöst, indem der isolierende Seitenwandfilm 26a aus TEOS-APCVD-Oxidfilm gebildet wird. Das ist möglich, da der TEOS-APCVD-Oxidfilm eine verbesserte Stufenbedeckung vorsieht und praktisch keine Feuchtigkeit enthält.

Der zweite isolierende Zwischenfilm 30 nach Fig. 6A weist eine Schichtstruktur des normalen TEOS-Oxidfilmes, eines SOG-Filmes und eines normalen Oxidfilmes auf. Es ist daher schwierig, eine Bitleitung 32 mit befriedigender Stufenbedeckung in dem Kontaktloch 31 zu bilden, da Feuchtigkeit von dem normalen TEOS-Oxidfilm und dem SOG-Film an den Seitenwänden des Kontaktloches 31 abgegeben wird, wie mit Bezug auf Fig. 7 erläutert ist. Es ist jedoch möglich, den zweiten isolierenden Zwischenfilm als einen einzelnen TEOS-APCVD-Oxidfilm zu bilden. Da der TEOS-APCVD-Oxidfilm praktisch keine Feuchtigkeit enthält, wird Feuchtigkeit auch nicht von den Seitenwänden des Kontaktloches 31 abgegeben. Folglich kann die Verbindung zwischen der Bitleitung 32 und dem Fremdatombereich 23 sichergestellt werden.

Die Fig. 8A bis 10B zeigen schematisch das Rückflußverfahren des dritten isolierenden Zwischenfilmes 33 in

der Nähe des Kontaktloches 31 von Fig. 6A.

Wie in Fig. 8A gezeigt ist wird ein BPSG-Film 33 zum Bedecken der Bitleitung 32 durch APCVD unter Benutzung von SiH_4 , B_2H_6 und PH_3 bei $400^\circ\text{C} - 500^\circ\text{C}$ abgeschieden. Wie in Fig. 8B gezeigt ist, wird der dritte isolierende Zwischenfilm 33 des BPSG-Filmes durch Rückfluß (reflow) bei $900^\circ\text{C} - 1000^\circ\text{C}$ geglättet.

Der dritte isolierende Zwischenfilm 33 kann oft ein Loch oder eine Leere 33a in dem Kontaktloch 31 nach dem Rückfluß enthalten, wie in Fig. 9B gezeigt ist, wenn die Größe des Kontaktloches 31 klein ist, wie in Fig. 9A gezeigt ist. Das Kontaktloch 31 wird aufgrund der Zunahme der Integrationsdichte der DRAM-Einrichtung verkleinert.

Wie in Fig. 10A gezeigt ist, ist der dritte isolierende Zwischenfilm 33 durch Abscheiden des TEOS-APCVD-Oxidfilms durch Dotieren mit Bor und Phosphor gebildet. Wie zuvor ausgeführt wurde, sieht der TEOS-APCVD-Oxidfilm 33 eine ausreichende Stufenbedeckung in der Nähe des Kontaktloches 31 vor. Daher enthält der dritte isolierende Zwischenfilm 33 kein Loch in dem Kontaktloch 31, wie es in Fig. 10B gezeigt ist, selbst nachdem Rückfluß stattfand. Der BPSG-Film wurde durch Rückfluß bei einer Temperatur von $900^\circ\text{C} - 1000^\circ\text{C}$ geglättet. Der mit dotiertem Bor und Phosphor abgeschiedene TEOS-APCVD-Oxidfilm kann ausreichend durch Rückfluß bei 850°C geglättet werden, da eine ausreichende Stufenbedeckung gegeben ist.

Der vierte isolierende Zwischenfilm 35 in Fig. 6A und 6B weist eine geschichtete Struktur aus einem TEOS-PCVD-Oxidfilm, TEOS-LPCVD-Oxidfilm, SOG-Film und PSG-Film auf. Der vierte isolierende Zwischenfilm 35 mit einer derartigen geschichteten Struktur weist die in Zusammenhang mit der Fig. 12 beschriebenen Probleme auf. Es ist möglich, all die in Zusammenhang mit Fig. 12 beschriebenen Probleme zu lösen, indem der vierte isolierende Zwischenfilm 35 durch einen TEOS-APCVD-Oxidfilm gebildet wird.

Das Verhältnis von Ozon zu Siliziumalkoxid ist so eingestellt, daß es in dem Reaktionsgas, das mindestens Ozon und Siliziumalkoxid enthält, nicht weniger als 5 beträgt. Daraufhin reagiert das Reaktionsgas bei einer Temperatur von $350^\circ\text{C} - 450^\circ\text{C}$ bei einem Atmosphärendruck-CVD-Verfahren, so daß ein isolierender Zwischenfilm bzw. Zwischenschichtfilm mit ausreichender Dicke und einer glatten oberen Oberfläche bei minimaler Gasentladung gebildet wird, wobei Risse in der Schicht nicht auftreten.

Obwohl die vorliegende Erfindung im Detail beschrieben und dargestellt worden ist, ist es klar, daß dieses nur als Beispiel und zur Erläuterung getan ist und nicht als Beschränkung gesehen werden darf, der Erfindungsgedanke und der Umfang der vorliegenden Erfindung soll nur durch die beigefügten Ansprüche beschränkt werden.

Patentansprüche

1. Halbleitereinrichtung mit einem ersten Leiterschichtmuster (12) und einem zweiten Leiterschichtmuster (18), gekennzeichnet durch einen isolierenden Zwischenfilm (14) zwischen dem ersten und zweiten Leiterschichtmuster (12, 18) mit mindestens einem durch eine CVD-Reaktion eines Reaktionsgases aus mindestens Siliziumalkoxid und Ozon bei Atmosphärendruck bei einer Temperatur von $350^\circ\text{C} - 450^\circ\text{C}$ erzeugten Isolierfilm zum

Bedecken des ersten Leiterschichtmusters (12), wobei in dem Reaktionsgas das Verhältnis von Ozon zu Siliziumalkoxid nicht weniger als 5 beträgt.

2. Halbleitereinrichtung nach Anspruch 1, dadurch gekennzeichnet, daß eine DRAM-Einrichtung vorgesehen ist.

3. Halbleitereinrichtung nach Anspruch 1 oder 2, dadurch gekennzeichnet, daß das erste Leiterschichtmuster eine Wortleitung (24) aufweist und daß der isolierende Zwischenfilm als isolierender Seitenwandfilm (26a) der Wortleitung (24) benutzt ist.

4. Halbleitereinrichtung nach einem der Ansprüche 1 bis 3, dadurch gekennzeichnet, daß das erste Leiterschichtmuster eine Kondensatorelektrode (29) aufweist und daß das zweite Leiterschichtmuster eine Bitleitung (32) aufweist.

5. Halbleitereinrichtung nach einem der Ansprüche 1 bis 4, dadurch gekennzeichnet, daß das erste Leiterschichtmuster eine Bitleitung (32) aufweist und daß der isolierende Zwischenfilm (33) mit Bor oder Phosphor dotiert ist.

6. Halbleitereinrichtung nach einem der Ansprüche 1 bis 5, dadurch gekennzeichnet, daß das erste und zweite Leiterschichtmuster eine Aluminiumlegierungsverdrahtung (34, 36) aufweist.

7. Halbleitereinrichtung nach einem der Ansprüche 1 bis 6, dadurch gekennzeichnet, daß der isolierende Zwischenfilm einen vor dem Isolierfilm erzeugten unteren isolierenden Zwischenschichtfilm (13) aufweist.

8. Halbleitereinrichtung nach einem der Ansprüche 1 bis 7, dadurch gekennzeichnet, daß der isolierende Zwischenfilm einen nach dem Isolierfilm erzeugten oberen isolierenden Zwischenschichtfilm (16) aufweist.

9. Halbleitereinrichtung nach Anspruch 7 oder 8, dadurch gekennzeichnet, daß der untere und/oder obere isolierende Zwischenschichtfilm (13, 16) unter der Benutzung von Silangas und Distickstoffoxidgas oder unter der Benutzung von Tetraethoxysilangas und O_2 -Gas gebildet sind.

10. Halbleitereinrichtung nach einem der Ansprüche 7 bis 9, dadurch gekennzeichnet, daß der untere und obere isolierende Zwischenschichtfilm (13, 16) durch ein PCVD-Verfahren oder ein LPCVD-Verfahren bei ungefähr 700°C gebildet sind.

11. Halbleitereinrichtung nach einem der Ansprüche 4 bis 10, dadurch gekennzeichnet, daß zwischen der Kondensatorelektrode (29) und der Bitleitung (32) ein aus Tetraethoxysilan durch ein Atmosphärendruck-CVD-Verfahren gebildeter isolierender Zwischenschichtfilm (30) vorgesehen ist.

12. Verfahren zum Bilden eines isolierenden Zwischenfilms, der eine erste und eine zweite Schicht eines Leitungsmusters (12, 18) in einer Halbleitereinrichtung voneinander trennt, mit den Schritten: Bereitstellen eines Reaktionsgases aus mindestens Ozon und Siliziumalkoxid, wobei das Verhältnis von Ozon zu Siliziumalkoxid in dem Reaktionsgas auf nicht weniger als 5 eingestellt wird,

Bilden eines isolierenden Filmes (14) durch eine CVD-Reaktion des Reaktionsgases bei Atmosphärendruck bei einer Temperatur von $350^\circ\text{C} - 450^\circ\text{C}$, wobei der isolierende Zwischenfilm (14) mindestens den durch die CVD-Reaktion bei Atmosphärendruck gebildeten Isolierfilm enthält.

13. Verfahren nach Anspruch 12, dadurch gekennzeichnet,

zeichnet, daß dem Reaktionsgas Phosphor zugefügt ist.

14. Verfahren nach Anspruch 12 oder 13, dadurch gekennzeichnet, daß dem Reaktionsgas Bor zugefügt ist.

5

15. Verfahren nach einem der Ansprüche 12 bis 14, dadurch gekennzeichnet, daß die erste Schicht eines Leitungsmusters (12) mit Aluminium gebildet wird.

16. Verfahren nach einem der Ansprüche 12 bis 15, dadurch gekennzeichnet, daß die zweite Schicht eines Leitungsmusters (18) mit Aluminium gebildet wird.

10

17. Verfahren nach einem der Ansprüche 12 bis 16, dadurch gekennzeichnet, daß vor dem Isolierfilm ein unterer isolierender Zwischenschichtfilm (13) gebildet wird.

15

18. Verfahren nach einem der Ansprüche 12 bis 17, dadurch gekennzeichnet, daß nach dem Isolierfilm ein oberer isolierender Zwischenschichtfilm (16) gebildet wird.

20

19. Verfahren nach Anspruch 17 oder 18, dadurch gekennzeichnet, daß der untere und der obere isolierende Zwischenschichtfilm (13, 16) durch die Benutzung von Silangas und Distickstoffoxidgas und/oder durch die Benutzung von Tetraethoxysilangas und Sauerstoffgas mit dem PCVD-Verfahren oder dem LPCVD-Verfahren bei etwa 700°C gebildet werden.

25

Hierzu 11 Seite(n) Zeichnungen

30

35

40

45

50

55

60

65

FIG.1A

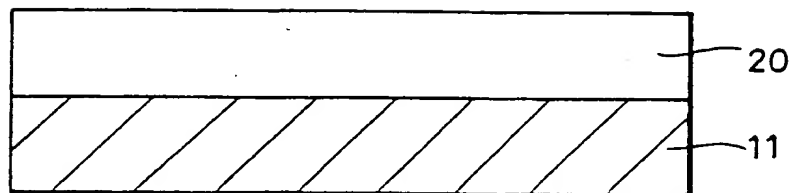


FIG.1B

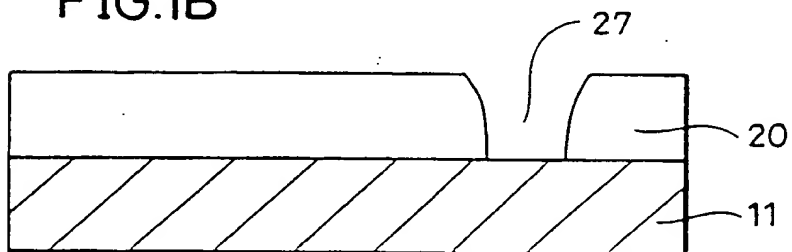


FIG.1C

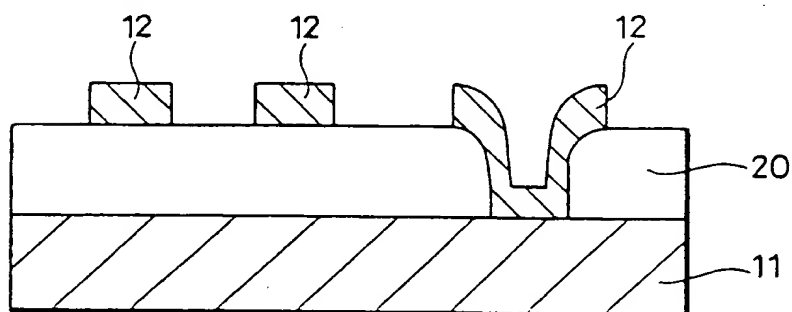


FIG.1D

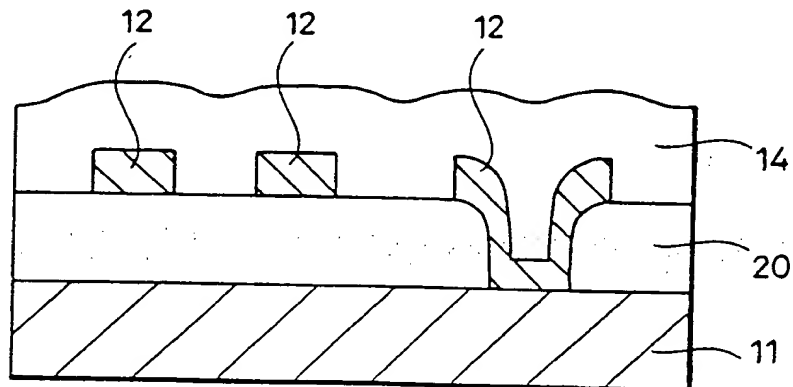
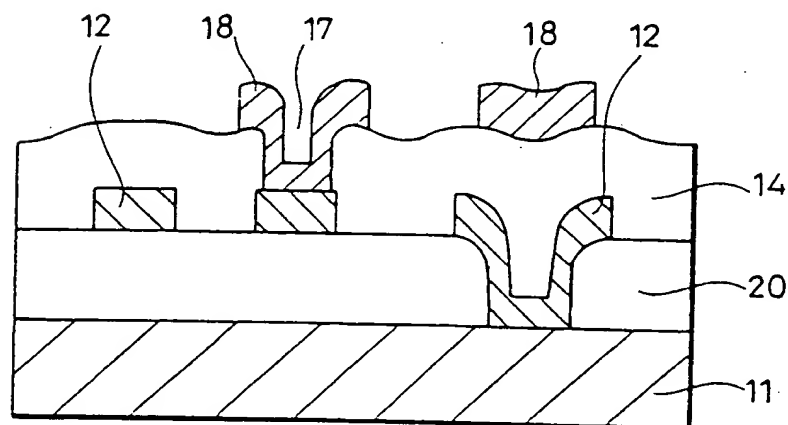


FIG.1E



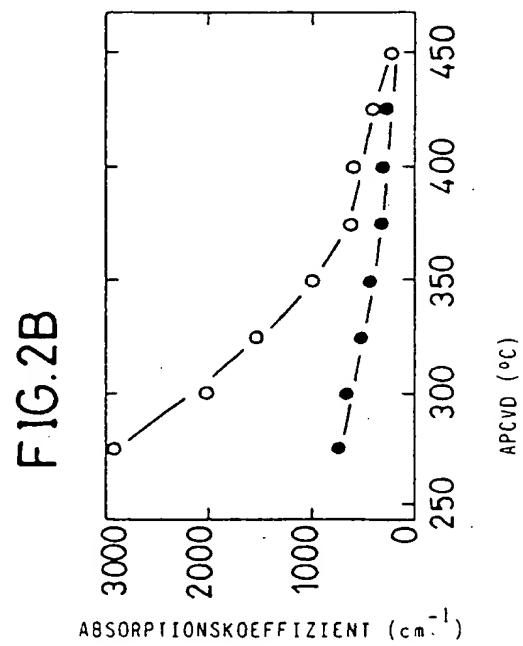
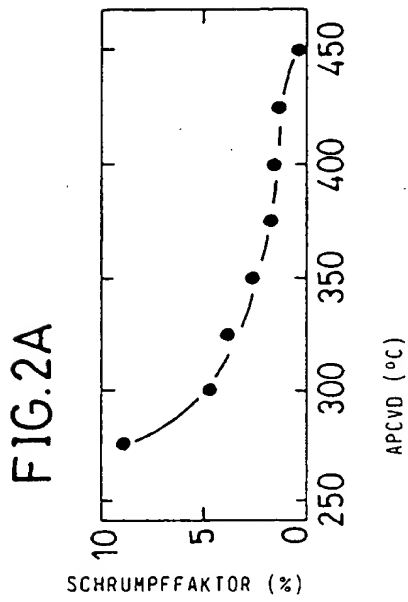
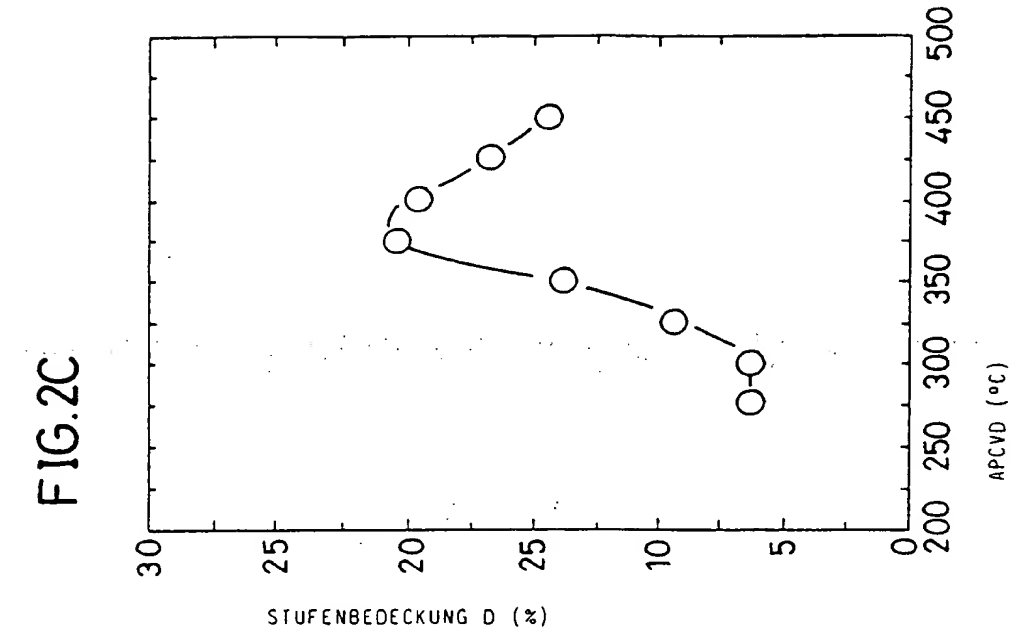


FIG.3C

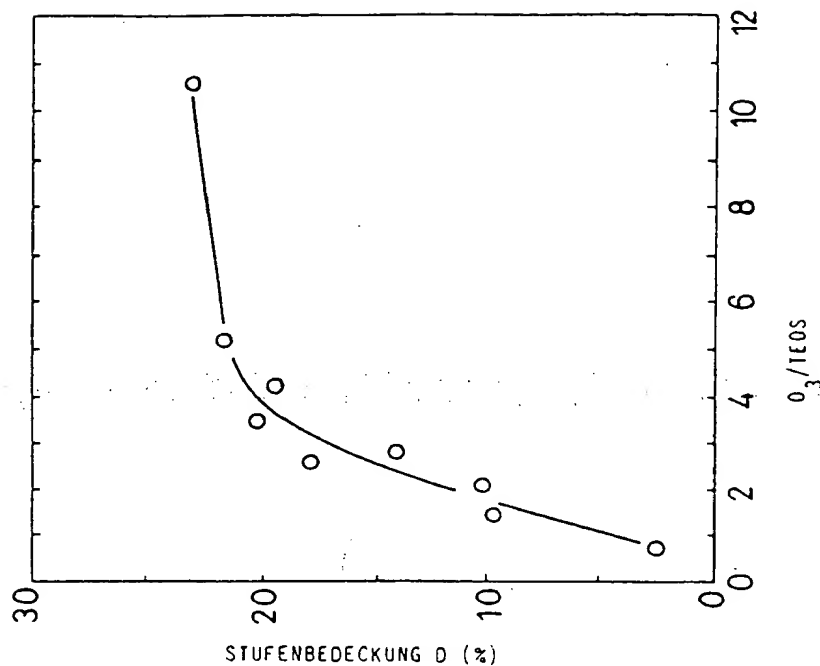


FIG.3A

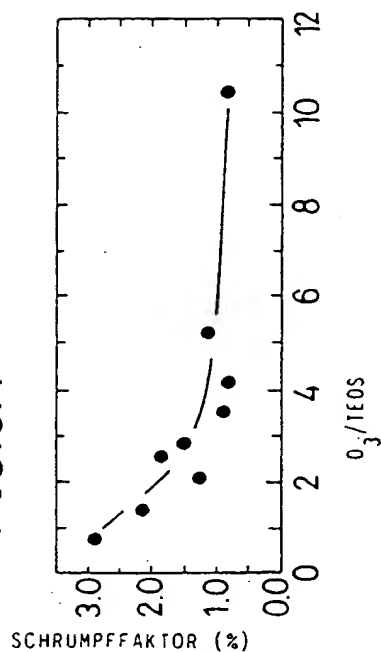


FIG.3B

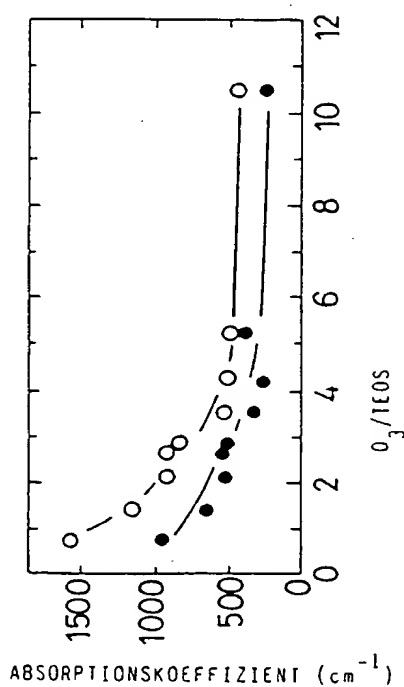


FIG.4

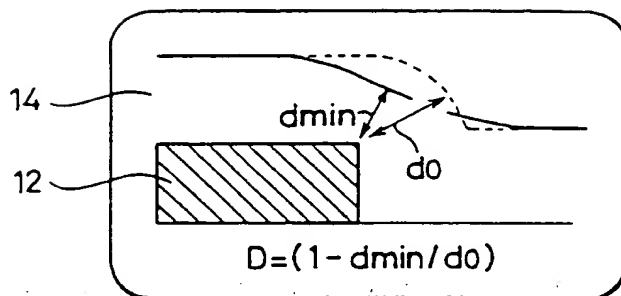


FIG.5A

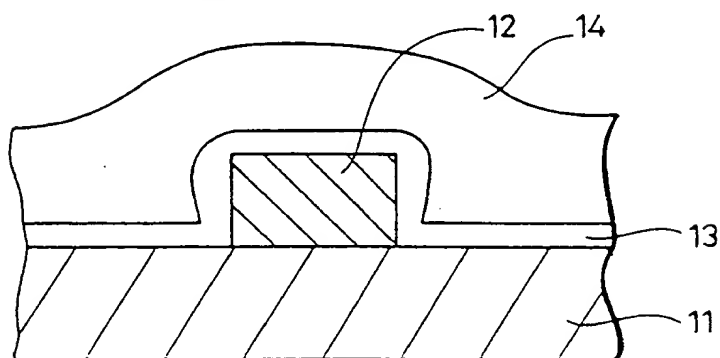


FIG.5B

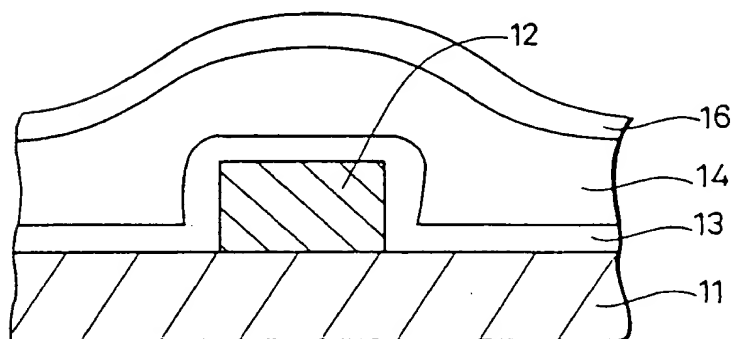


FIG. 6A

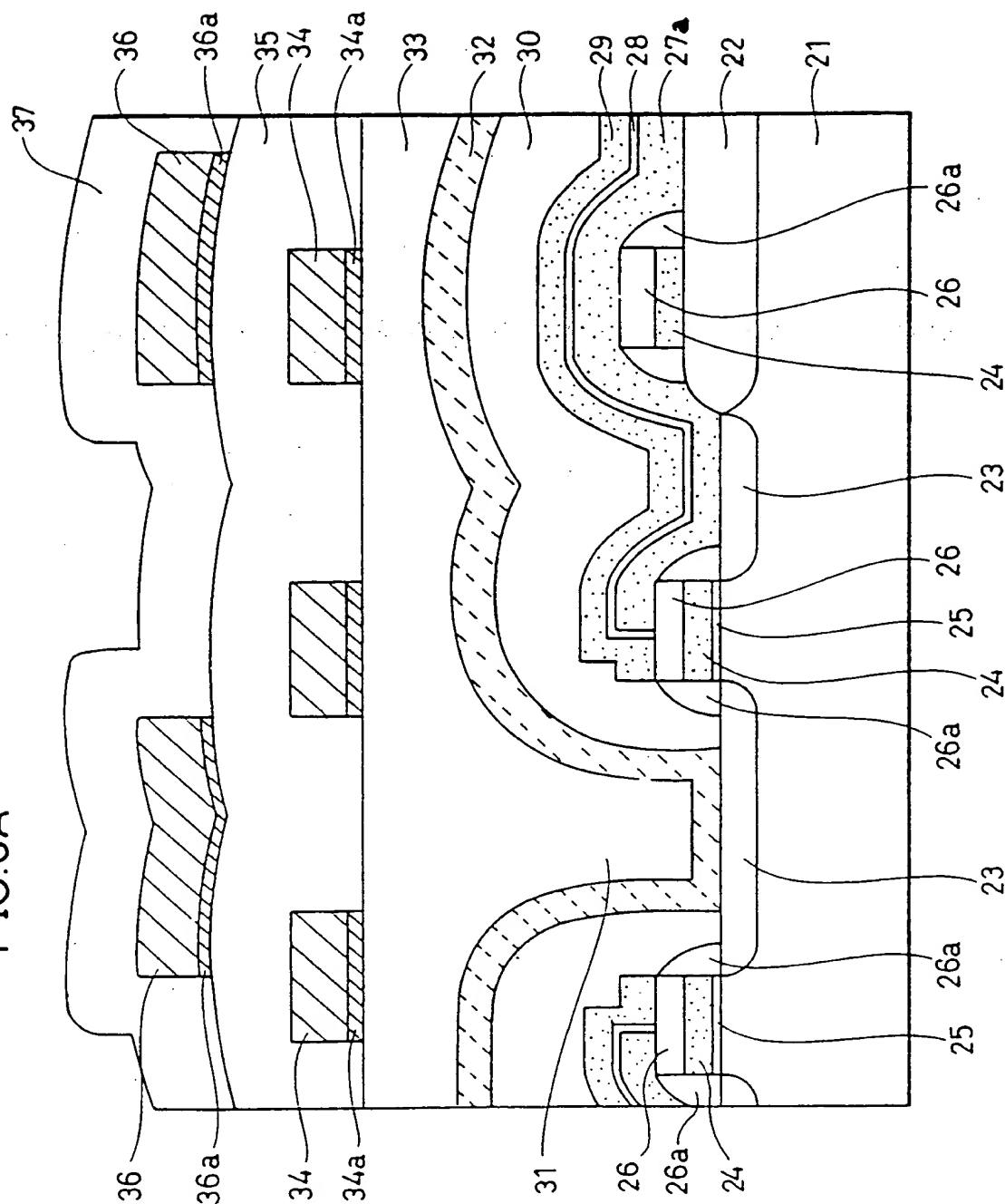


FIG.6B

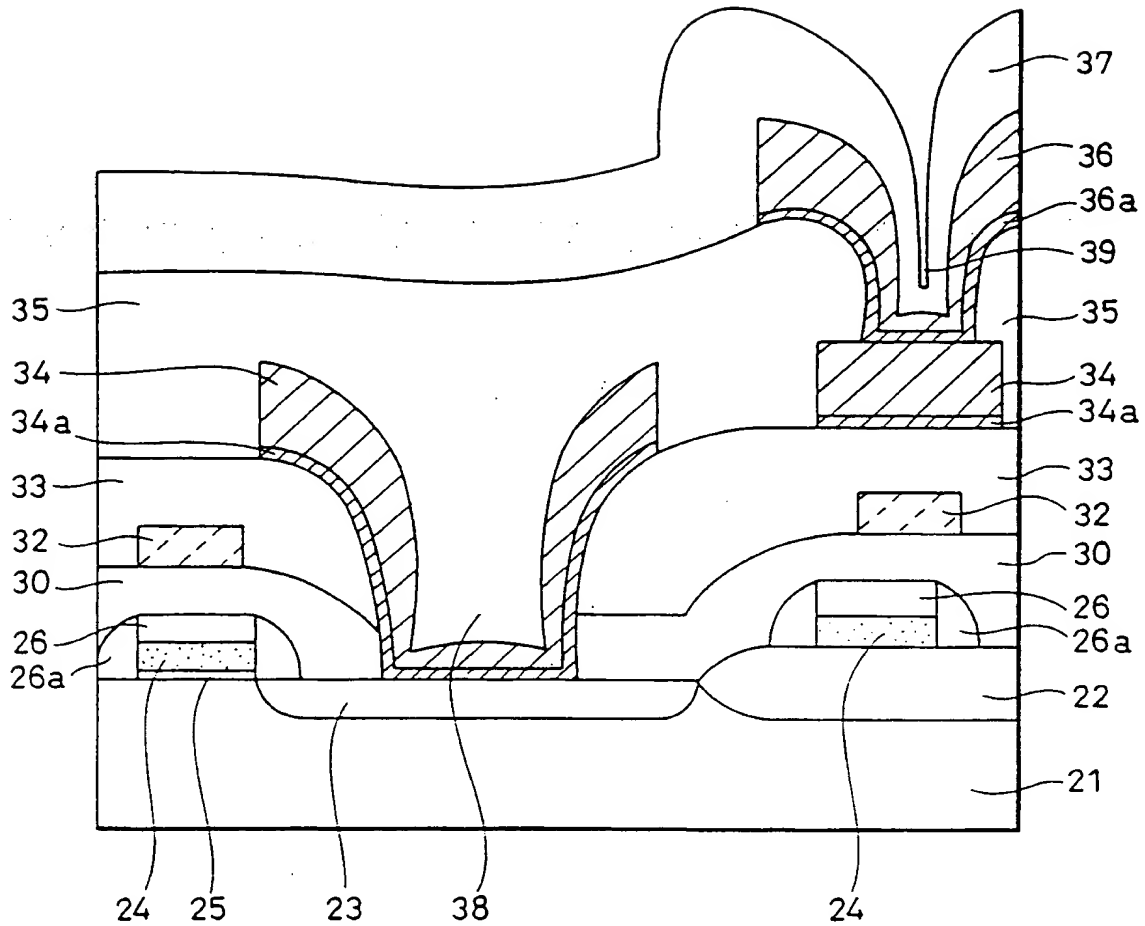


FIG.7C

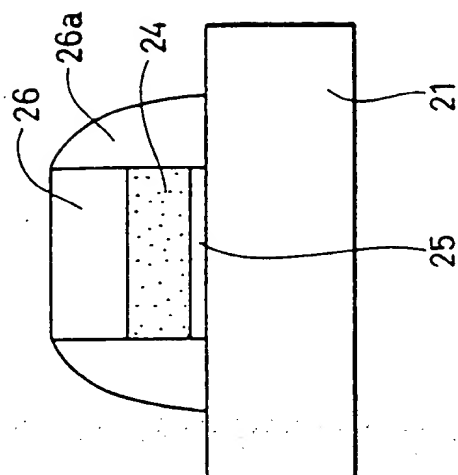


FIG.7B

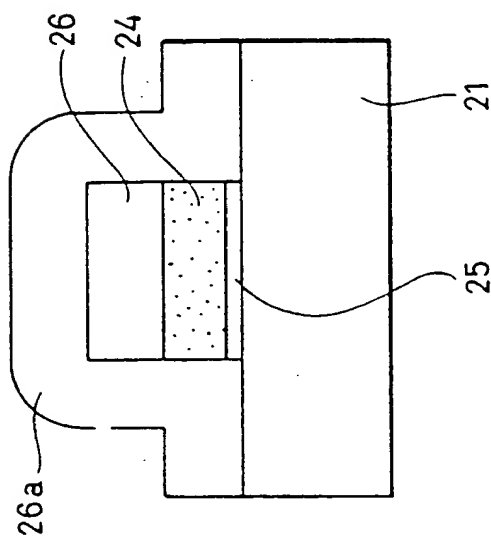


FIG.7A

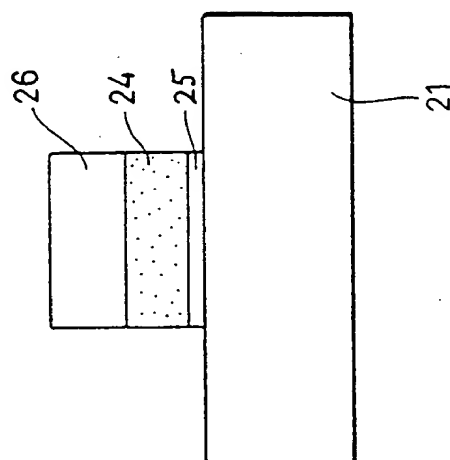


FIG.8A

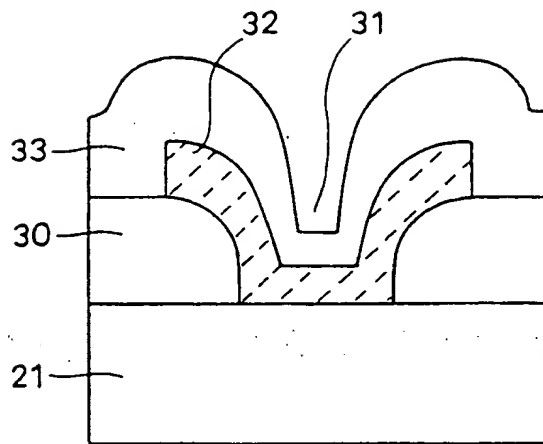


FIG.8B

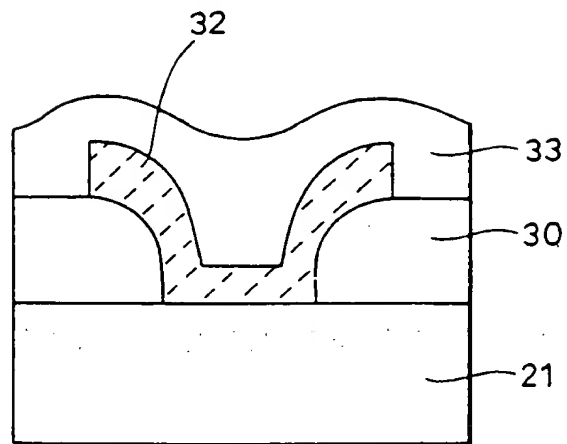


FIG.9A

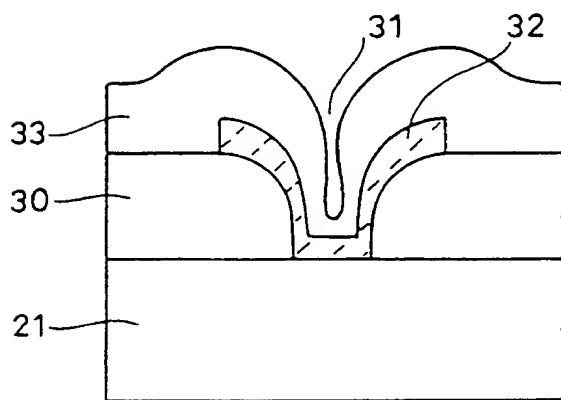


FIG.9B

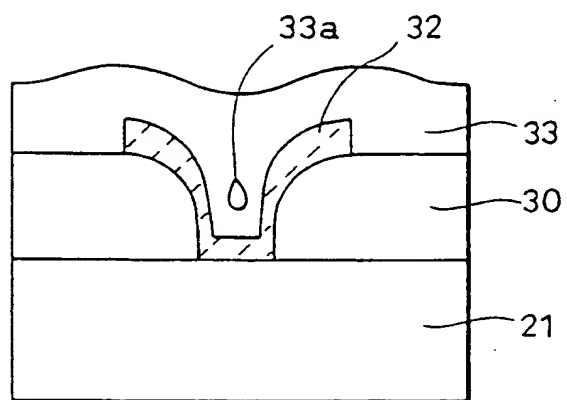


FIG.10A

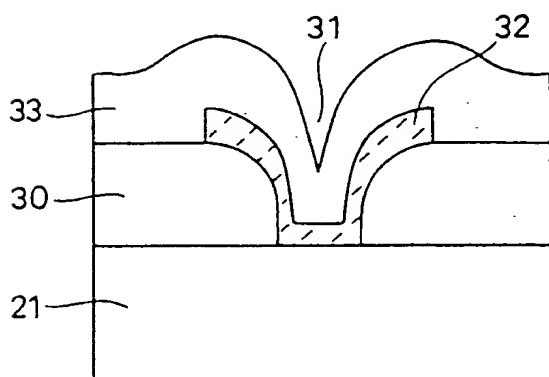


FIG.10B

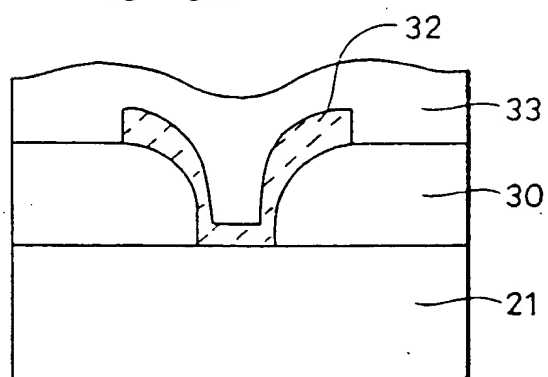


FIG.11A

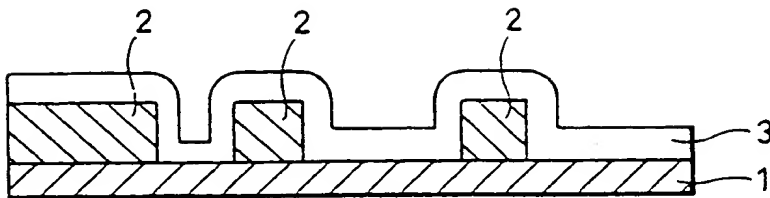


FIG.11B

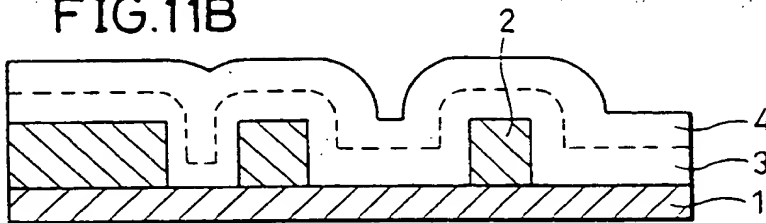


FIG.11C

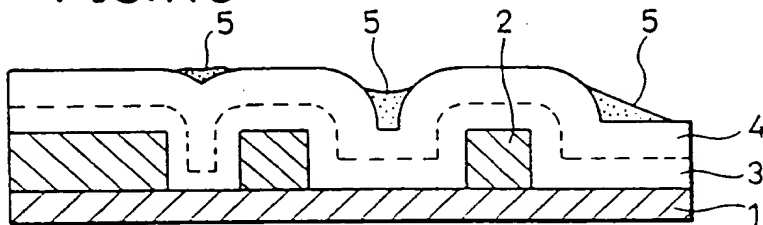


FIG.11D

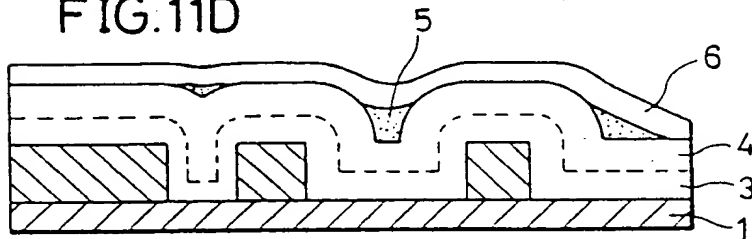


FIG.12

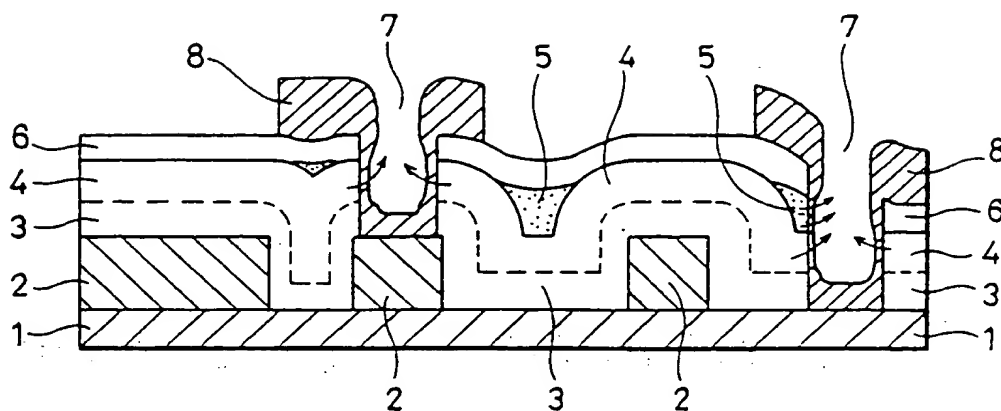


FIG.13

